

⑨ 日本国特許庁 (JP)

① 特許出願公開

⑩ 公開特許公報 (A)

昭56-71919

⑤ Int. Cl.³
H 01 G 4/30
// H 01 G 1/005

識別記号

府内整理番号
2112-5E

④ 公開 昭和56年(1981)6月15日

発明の数 1
審査請求 未請求

(全 5 頁)

⑥ コンデンサ

⑦ 特願 昭54-148466

⑧ 出願 昭54(1979)11月16日

⑨ 発明者 岩谷昭一

東京都中央区日本橋一丁目13番
1号東京電気化学工業株式会社
内

⑩ 発明者 梅田健一

東京都中央区日本橋一丁目13番
1号東京電気化学工業株式会社

内

⑪ 出願人 東京電気化学工業株式会社

東京都中央区日本橋一丁目13番
1号

⑫ 代理人 弁理士 阿部美次郎

明細書

1 発明の名称

コンデンサ

2 特許請求の範囲

(1) 容量取得の主要な重なり面積を生じる矩形状の電極部の一辺に該一辺の幅の略半分の幅を有する電極取出部を複数した複数の電極を、隣り合う電極の前記電極取出部が互に反対方向に位置し、かつ前記隣り合う電極の一方の前記電極部と他方の前記電極取出部との間に重なり面積が生じるよう、隣電体層を介して対向配置したことを特徴とするコンデンサ。

(2) 前記複数の電極は、前記隣電体層の内部に埋設された内部電極を含むことを特徴とする特許請求の範囲第1項または第2項に記載のコンデンサ。

(4) 前記隣電体層は、磁器、ガラス、マイカの何れかであることを特徴とする特許請求の範囲第1項、または第2項に記載のコンデンサ。

3 発明の詳細な説明

本発明はコンデンサに関し、更に詳しくは、電極の位置ズレに伴う取得容量のバラツキを非常に小さく抑え得る高精度のコンデンサの電極構造に関するものである。

従来のコンデンサとしては、たとえば第1図、第2図に示すような構造のものが知られている。まず第1図に示すものは、隣電体層1の内部に、隣電体層1Aを介して電極2、3を埋設し、該電極2、3の互に相反する一端を、隣電体層1の両側面に設けた取出電極4、5に導通接続させた半層構造となっている。このタイプのコンデンサは、電極2、3を補強層1B₁、1B₂によってサポートしてあるので、容量層となる隣電体層1Aの層厚を薄くして大容量化を図りつつ、充分な機械的強度を確保することができる。

次に第2図に示すものは、隣電体層1の内部および必要ならばその表面に、より多層の電極2、3を設けた積層形のコンデンサとなっており、電極2、3間の隣電体層1A₁～1A₅により非常

に大きな静電容量を取得できる。

上記のコンデンサを得るにあたって、従来は、第3図に示すように、誘電体磁器層となる誘電体磁器シート1A上に、白金、パラジウムまたはこれらの合金より成る高融点の貴金属ペーストを使用して、容量取得の重なり面積を生ずる矩形状の電極部2A、3Aおよび該電極部2A、3Aの一辺側より誘電体磁器シート1Aの一端縁に達する電極取出部2B、3Bを有する電極2、3を、たとえスクリーン印刷法などの手段によって形成したものを、電極取出部2B、3Bの方向が互に逆方向となるようにして、必要な枚数だけ重ね合わせ、かつ加熱圧着した後、これをたとえば1350°C程度の温度で焼成していた。

前記電極取出部2B、3Bは、高価な貴金属より成る電極材料の使用量を減少させ、コストダウンを図るため、電極部2A、3Aの幅W₁より狭幅となるよう設けられている。

電極2、3は、誘電体磁器シート1A、1Aを重ね合わせた状態で、第4図に示すように、電極

(3)

本発明は上述する従来の欠点を除去し、電極の位置ズレを生じても、取得容量のバラツキを非常に小さく抑え得る高精度かつ安価なコンデンサを提供することを目的とする。

上記目的を達成するため、本発明に係るコンデンサは、容量取得の主要な重なり面積を生じる矩形状の電極部の一辺に該一辺の幅の略半分の幅を有する電極取出部を連設した複数の電極を、隣り合う前記電極の前記電極取出部が互に反対方向に位置し、かつ隣り合う電極の一方の前記電極部と他方の前記電極取出部との間に重なり面積が生ずるよう、誘電体層を介して対向配置したことを特徴とする。

以下実施例たる添付図面を参照し、本発明の内容を具体的に詳説する。

第5図は本発明に係るコンデンサの隣り合う電極相互間の位置関係を説明する図である。この実施例では、第1図、第3図に示したようなコンデンサを対象としており、誘電体磁器層1Aを間に挟んで対向する隣接電極2、3は、容量取得の主

特開昭56-71919(2)
部2A(または3A)の先端縁aが電極部3A(または2A)の電極取出部3B(または2B)を連設させた後端縁bより内側に位置し、先端縁aと後端縁bとの間にギャップ△aが生じるような位置関係で、誘電体磁器シート1A上に印刷形成してあつた。

しかし上述のような電極構造であると、電極2、3がその長さ△方向に位置ズレを生じた場合、ギャップ△aが変化し、重なり面積Sが変わってしまうため、取得容量のバラツキを生じ、容量精度を高く維持することが非常に困難であった。特に、第1図、第2図に示すタイプのコンデンサは、誘電体磁器層1Aを厚くして大容量化を図るのが通例であるから、電極の位置ズレによる容量のバラツキを生じ易く、その改善が強く望まれていた。

電極の位置ズレに伴う容量のバラツキを修正するため、表面にトリミング電極を設けたものも提案されているが、トリミング工程を必要とするため、設備費、製品コストが高くつくという欠点がある。

(4)

重要な重なり面積を生じる矩形状の電極部2A、3Aの一辺に、電極取出部2B、3Bを連設し、該電極取出部2B、3Bが互に相反する方向に位置するよう対向配置してある。

この場合、電極取出部2B、3Bの幅W₂は、電極部2A、3Aの幅W₁の略半分となるよう、すなわちW₂=1/2W₁となるよう選定する。

また隣り合う電極2、3は、電極2の先端縁a₁が電極3の電極引出部3Bにおける基底部b₂より長さ△₁だけ外側に位置し、かつ電極3の先端縁a₂が電極2の電極取出部2Bにおける基底部b₁より長さ△₂だけ外側に位置するような関係で位置決めし、電極部2Aと電極取出部3B、電極部3Aと電極取出部2Bとの間にそれぞれ重なり面積S₁、S₂が生じるようにしてある。したがって、電極2、3間の重なり面積Sは、電極部2A、3A相互間の重なり面積S₃に、前記重なり面積S₁、S₂を加算した値、すなわちS=S₁+S₂+S₃となる。

上記の電極構造において、電極2、3の相互間

(5)

-82-

(6)

に、第 5 図に示すように、長さ ℓ 方向に $\Delta\ell$ ($\Delta\ell \leq \ell_1, \ell_2$) の位置ズレを生じた場合、電極部 z_A 、 z_A と電極取出部 z_B 、 z_B との間の重なり面積 S_1, S_2 は、それぞれ $(\Delta\ell \times w_2)$ だけ増加する。

一方、電極 2 A、3 A 相互間の重なり面積 B_3 は
電極部 2 A、3 A の両端でそれぞれ $(\Delta z \times (W_1 - W_2))$
だけ減少する。

ところが、電極取出部 2B、3B の幅 W_2 は電極部 2A、3A の幅 W_1 の略半分であるから、

面積增加分は

面積減少分は

となり、面積増加分と面積減少分が互に等しくなる。すなわち、本発明によれば、電極2、3の長さ方向の位置ズレを生じても、重なり面積Sが一定不变に保たれるのである。

図版2、3が長さ方向に-△ ϵ だけ位置ズレを生じた場合も、同様の理由により、面積増加分と面積減少分とが相等しくなる。

(7)

電極部 3 A と電極取出部 2 B との間の重なり面積によって、電極 2、3 の位置ズレによる重なり面積の変動を吸収するようにしてある。

なお上記各実施例における誘電体層は、ガラスまたはマイカによって構成することもできる。

第8図は、本発明に係るコンデンサと、従来の電極パターンのコンデンサとの容量バラツキについての実験結果を、グラフ化して示す図である。図において、一つの黒点は1個のコンデンサを示している。図から明らかかなように、従来パターンのコンデンサでは、取得容量が4.9.4PF～5.3.8PFの範囲でバラツキを生じ、最大4.4PFのバラツキ幅が生じるが、本発明パターンのコンデンサは取得容量が5.2.7PF～5.4.9PFの範囲に収まり、最大2.2PFのバラツキ幅を生じるだけであり、従来パターンの約半分のバラツキ幅に抑えられ、容量精度が著しく向上する。

以上述べたように、本発明に係るコンデンサは容量取得の主要な量なり面積を生じる矩形状の端極部の一辺に該一辺の幅の略半分の幅を有する研

特開昭56-71919(3)
したがって本発明によれば、電極2、3に位置ズレを生じても、容量のバラツキが殆んど生じることなく、容量精度の非常に高いコンデンサを提供することができる。しかも電極2、3の形状位置を特定するだけで、電極2、3の重なり面積を一定にし、容量バラツキを抑えることができる。実施が容易であり、コストアップを招くこともない。

な太幅 \pm 方向の位置ズレによっても容量のバラツキを生じるが、幅 \pm 方向の位置ズレは、通常のスクリーン印刷法を用いても、非常に小さくすることができるるので、実用上問題となることはない。

第7図(a)、(b)は本発明に係るコンデンサの更に別の実施例を示している。

この実施例では、誘電体磁器または半導体磁器等より成る磁器層1Aの表面に電極2、3を備える半層形のコンデンサを示しております、矩形状に形成された電極部2A、3Aの相反する一辺に、該一辺の幅 w_1 の略半分の幅 w_2 を有する電極取出部2B、3Bを設け、電極部2Aと電極取出部3Bおよび

(B)

極取出部を連設した複数の電極を、隣り合う前記電極の前記電極取出部が互に反対方向に位置し、かつ隣り合う前記電極の前記電極部と前記電極取出部との間に重なり面積が生じるよう、誘電体層を介して対向配置したことを特徴とするから、電極の位置ズレを生じても電極の実質的な重なり面積を一定に保ち、容量のバラツキを非常に小さく抑え得る高精度かつ安価なコンデンサを提供することができる。

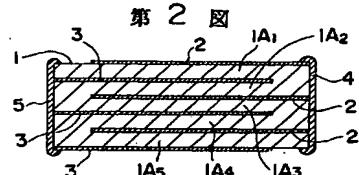
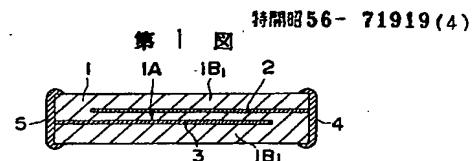
4. 図面の簡単な説明

第1図、第2図はいずれもコンデンサの従来例における断面図、第3図は同じく電極の構造を説明する図、第4図は同じく隣り合う電極相互間の位置関係を説明する図、第5図は本発明に係るコンデンサの隣り合う電極相互間の位置関係を説明する図、第6図は同じく電極の位置ズレの際の作用を説明する図、第7図(a)は同じく他の実施例における平面図、第7図(b)は第7図(a)のC₁ - C₂線上における断面図、第8図は容量のバラツキに関する実験データを示す図である。

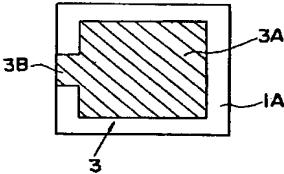
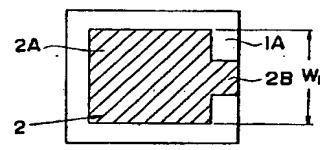
(9)

1 A ... 誘電体磁器層
 2, 3 ... 電極
 2A, 3A ... 電極部
 2B, 3B ... 電極取出部

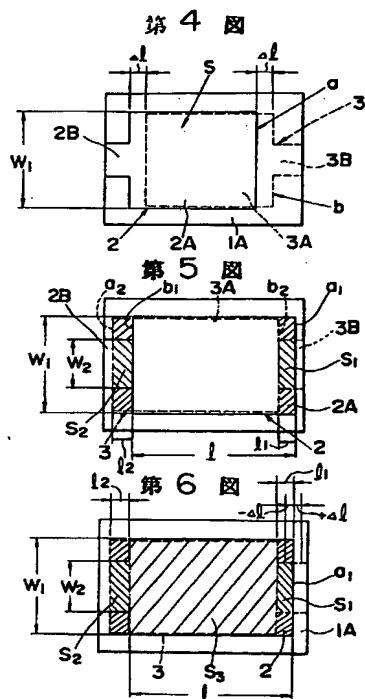
特許出願人 東京電気化学工業株式会社
代理人 弁理士 阿部 美次郎



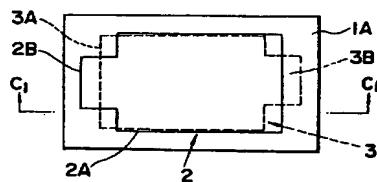
第3圖



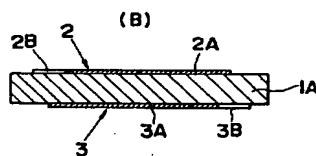
(11)



第 7 圖
(A)



2 (B)



(5)

特開昭56- 71919(5)

第8図

